

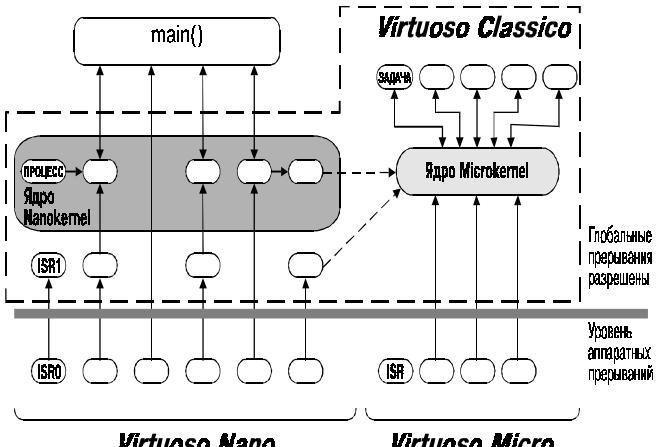
**OCPB SPOX** (Spectron Microsystems, США) - стандарт “де-факто” для процессоров ЦОС



- многозадачность с приоритетной диспетчеризацией задач с вытеснением (pre-emptive)
- динамическое управление временными интервалами активности задач
- “почтовые” ящики и очереди для межзадачной коммуникации
- управление общими ресурсами и семафорами
- статическое и динамическое распределение памяти
- обработка событий и прерываний
- поддержка мультипроцессорных систем ЦОС
- поддержка систем ЦОС на базе процессора Pentium
- взаимодействие с DOS, UNIX, VxWorks
- высокооптимизированные библиотеки функций ЦОС
- отладчики реального времени
- поддержка систем ЦОС TORNADO фирмы МикроЛАБ Системс
- низкие цены для российского рынка

**Оптимизированные ОСРВ Virtuoso** (Eonic Systems, Бельгия) для процессоров ЦОС

- разнообразие ядер ОСРВ Virtuoso:
  - Virtuoso Nano - сверхбыстрое компактное ядро
  - Virtuoso Micro - многофункциональное ядро с приоритетной диспетчеризацией задач
  - Virtuoso Classico - интеграция сверхвысокого быстродействия Virtuoso Nano с многофункциональностью Virtuoso Micro
- поддержка мультипроцессорных систем с реализацией модели единого виртуального процессора
- Virtuoso Modulo - высокооптимизированные библиотеки функций ЦОС, матричных и векторных операций и др.
- технология клиент-сервер
- отладчики и трассировщики реального времени
- поддержка систем ЦОС TORNADO фирмы МикроЛАБ Системс
- поставка в двоичных кодах и исходных текстах

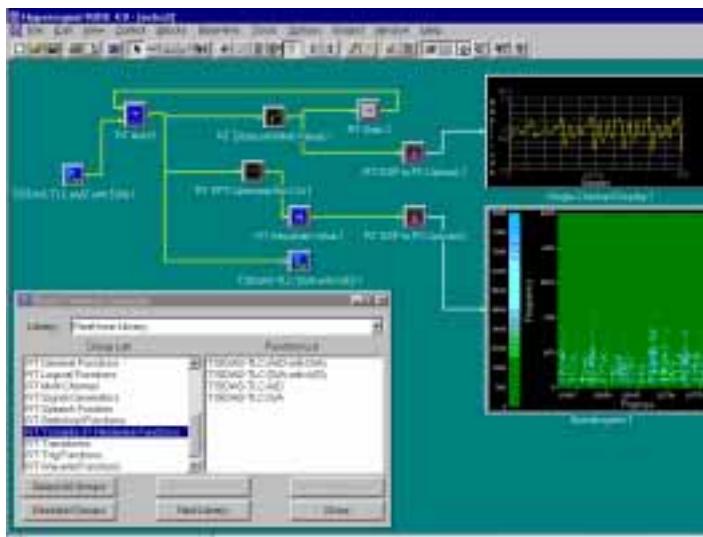


**Универсальные ОСРВ Nucleus RTX, Nucleus PLUS** (Accelerated Technology, США)



- поддержка процессоров ЦОС, RISC и CISC
- поддержка ПК IBM PC, запуск среды Windows как задачи реального времени
- многозадачность с приоритетной диспетчеризацией задач и динамическим управление временными интервалами активности задач
- средства межзадачной коммуникации
- управление общими ресурсами и семафорами
- обработка событий и прерываний
- поддержка сетевых протоколов и файловых систем
- поддержка Internet, встраиваемые Web-серверы
- отладчики реального времени с мощными графическими средствами визуализации поведения систем реального времени для сред Windows и Motif
- поставка в исходных текстах
- отсутствие отчислений с продаж (no royalties)
- низкие цены для российского рынка

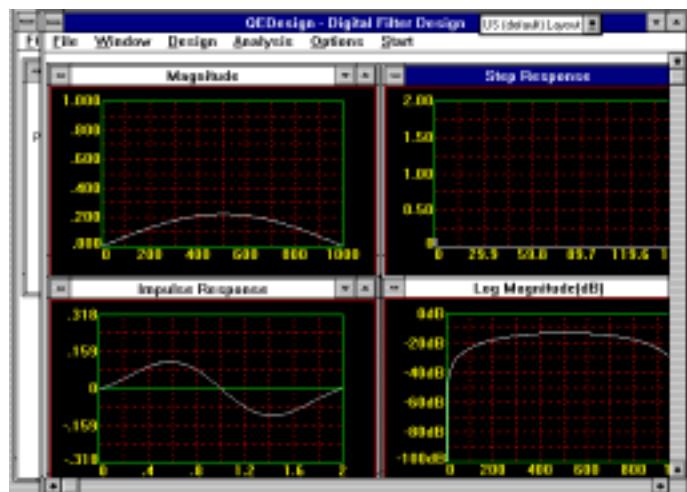
## САПР алгоритмов ЦОС *Hypersignal for Windows* (Hyperception, США)



- технология "визуального" проектирования алгоритмов и систем путем прорисовывания пути прохождения сигналов
- поддержка иерархической структуры алгоритмов
- открытая программно-модульная архитектура
- расширяемые пользователем библиотеки блоков (базовых алгоритмов)
- специализированные библиотеки алгоритмов связи, акустики, обработки изображений
- подсистема синтеза цифровых фильтров
- графические средства анализа сигналов во временной и частотной областях
- подсистема исполнения алгоритмов на системах ЦОС в режиме реального времени
- драйверы для систем ЦОС TORNADO
- генератор кодов алгоритмов на языке С
- интерфейс оператора для приложений на базе ПК IBM PC

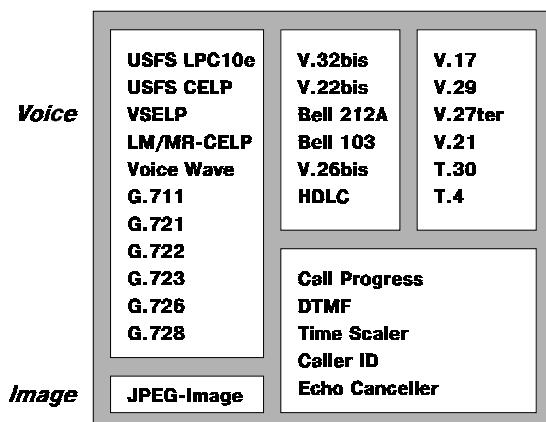
## САПР цифровых фильтров *QEDesign* (Momentum Data Systems, США)

- синтез цифровых БИХ-фильтров
- синтез цифровых КИХ-фильтров
- графический синтез цифровых фильтров методом добавления/изъятия/перемещения нулей и полюсов
- мощные графические средства визуализации и анализа характеристик фильтров и их параметров
- выполнение вычислений в формате 64 двоичных разряда с плавающей точкой
- выполнение вычислений в формате 128 двоичных разрядов с плавающей точкой для наиболее критичных участков процесса проектирования
- квантование коэффициентов фильтров в диапазоне 8..32 двоичных разряда
- генератор Ассемблерных кодов синтезированных фильтров для процессоров ЦОС фирм Texas Instruments, Analog Devices, Motorola
- функционирование в средах MS-DOS, Windows



## Программные компоненты для систем связи (DSP software Engineering, США)

### TMS320 DSP Software Components



- программные комплексы и отдельные модули , оптимизированные для функционирования на процессорах ЦОС TMS320C3x/C4x/C5x/54x/6x
  - алгоритмы вокодеров
  - алгоритмы телефонии и сотовой телефонии
  - алгоритмы факс-модемных протоколов
  - алгоритмы видеоконференций
  - алгоритмы компьютерной телефонии
  - интегрированный программный комплекс телефонной и спутниковой связи
- модульная архитектура алгоритмов
- реендерабельность алгоритмов
- поставка в исходных текстах и объектных модулях
- предпродажная экспертиза проектов
- экономия более семи человеко-лет при выполнении проектов на базе алгоритмов фирмы DSPSE
- низкие цены для российского рынка